프로젝트 진행 상황 보고서

임베디드시스템설계(001)

5조(김다훈, 류기민, 장재희)

# 진행상황

|  |  |  |  |
| --- | --- | --- | --- |
| 날짜 | 작성자 | 구현 내용 | 기타  (의견 등) |
| 6.12 | 김다훈 | Normal Generator 모듈 작성 및 시뮬레이션 검증 |  |
| 6.13 | 김다훈 | Previous Value 계산 모듈 작성 |  |
| 6.14 | 류기민 | 평균 및 분산 계산 모듈 작성 / 시뮬레이션 검증 |  |
| 6.15 | 류기민 | Matlab 시뮬레이션 |  |
| 6.16 | 류기민 | FPGA 탑재 |  |
| 6.17 | 김다훈 | Exp function 모듈 분리 / 정확도 향상 |  |
|  | 류기민 | FPGA 계산모듈 병렬화 시도, FPGA를 이용한 시뮬레이션 |  |
|  | 장재희 | Serial Connector 작성 |  |
| 6.18 | 장재희 | computer-android-FPGA간 serial port 통신 성공  Android application 구현  JNI library 구현 |  |
|  | 장재희 | Android application 구현 |  |
|  | 류기민 | FPGA 완성, FPGA 계산모듈 병렬화 및 최적화. |  |
|  | 김다훈 | Device driver 구현 |  |